



CSIR-CEERI
Pilani (Raj.)

**One Day
National Workshop
on
VLSI
&
Integrated Electronic
System Design
(VIESD 2019)**

26 FEBRUARY 2019



Invited Speakers



Prof. Dinesh K. Sharma
IIT, Bombay



Dr. Arti Noor
C-DAC, Noida



Smt. Sunita Verma
MeitY, New Delhi



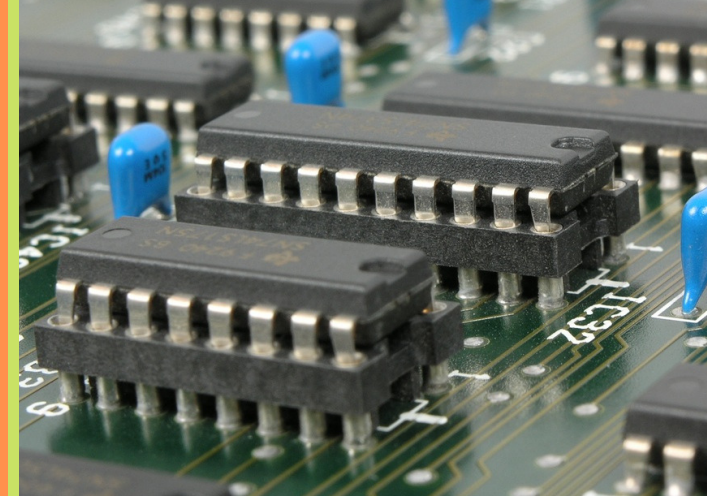
Prof. Chandra Shekhar
BITS, Pilani

Contact:

Dr. Sanjay Singh, Scientist

Ph. No: 01596-252214

Email Id: sanjay@ceeri.res.in



Committee Members

Patron:

Prof. Raj Singh, Director CSIR-CEERI

Dr. S. C. Bose, Chief Scientist

Chairman:

Dr. A. S. Mandal, Chief Scientist

Members:

Dr. Abhijit Karmakar

Dr. P. C. Panchariya

Dr. J. L. Raheja

Dr. S. A. Akbar

Dr. K. S. Raju

Sh. Ajeet Dhakar

Dr. Ravi Saini

Dr. Jai Gopal Pandey

Sh. Anil Kumar Saini

Dr. Dhiraj

Dr. Anil Saini

Sh. Brijendra Verma

Sh. Sumeet Saurav

Sh. Sanjeev Kumar

Dr. Sanjay Singh, Convener



सीएसआईआर-सीरी पिलानी (राज.)

वीएलएसआई
एवं

एकीकृत इलेक्ट्रॉनिक सिस्टम
डिजाइन
में

एक दिवसीय राष्ट्रीय कार्यशाला
(VIESD 2019)

26 फरवरी 2019



आमंत्रित वक्ता



प्रो. दिनेश कुमार शर्मा
आईआईटी, बॉम्बे



डॉ. आरती नूर
सी-डैक, नोएडा



श्रीमती सुनीता वर्मा
एमईआईटीवाई, दिल्ली



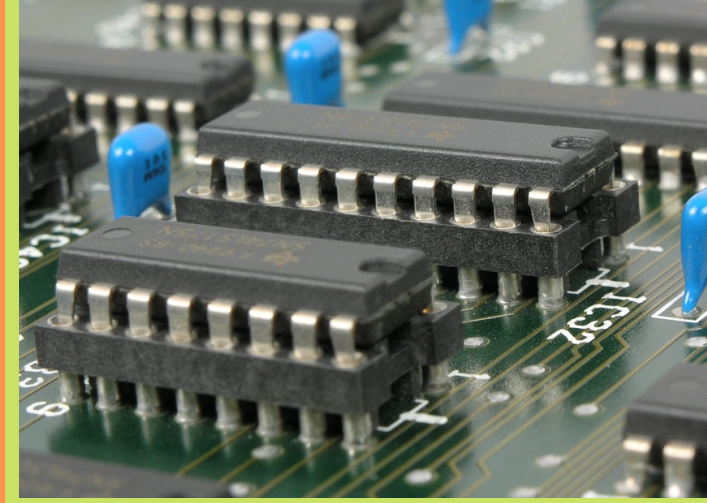
प्रो. चंद्रशेखर
बिट्स, पिलानी

संपर्क:

डॉ. संजय सिंह, वैज्ञानिक

फोन न.: 01596-252214

ईमेल: sanjay@ceeri.res.in



समिति के सदस्य

संरक्षक:

प्रो. राज सिंह, निदेशक, सीएसआईआर-सीरी
डॉ. एस. सी. बोस, मुख्य वैज्ञानिक

अध्यक्ष:

डॉ. ए. एस. मण्डल, मुख्य वैज्ञानिक

सदस्य:

डॉ. अभिजित कर्माकर

डॉ. पी. सी. पंचारिया

डॉ. जे. एल. रहेजा

डॉ. एस. ए. अकबर

डॉ. के. एस. राजू

श्री अजीत धाकड़

डॉ. रवि सैनी

डॉ. जय गोपाल पाण्डेय

श्री अनिल कुमार सैनी

डॉ. धीरज

डॉ. अनिल सैनी

श्री बृजेन्द्र वर्मा

श्री सुमित सौरव

श्री संजीव कुमार

डॉ. संजय सिंह, संयोजक